

# ME-30

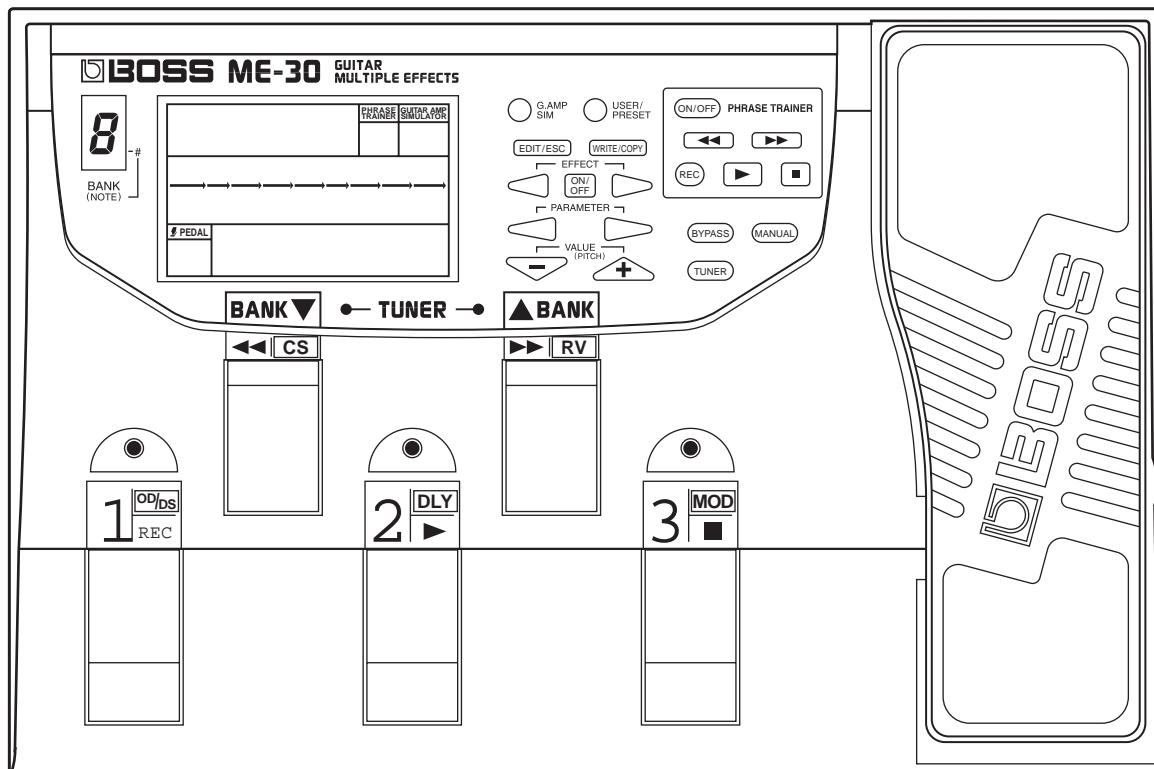
## GUITAR MULTIPLE EFFECTS

### SERVICE NOTES

*First Edition*  
*Issued by RJA*

#### TABLE OF CONTENTS

	目次	Page
SPECIFICATIONS .....	主な仕様 .....	2
LOCATION OF CONTROLS .....	パネル配置図 .....	3
EXPLODED VIEW .....	分解図 .....	5
PARTS LIST .....	パーツリスト .....	6
LOADING FACTORY PRESET DATA .....	工場出荷データの復帰方法 .....	7
TEST MODE .....	テストモード .....	7 ~ 12
IC DATA .....	ICデータ .....	13
BLOCK DIAGRAM .....	ブロック図 .....	13
CIRCUIT DIAGRAM & BOARD .....	回路図 & 基板図 .....	14 ~ 19



**Copyright © 1997 by ROLAND CORPORATION**

All rights reserved. No part of this publication may be reproduced in any form without the written permission of ROLAND CORPORATION.

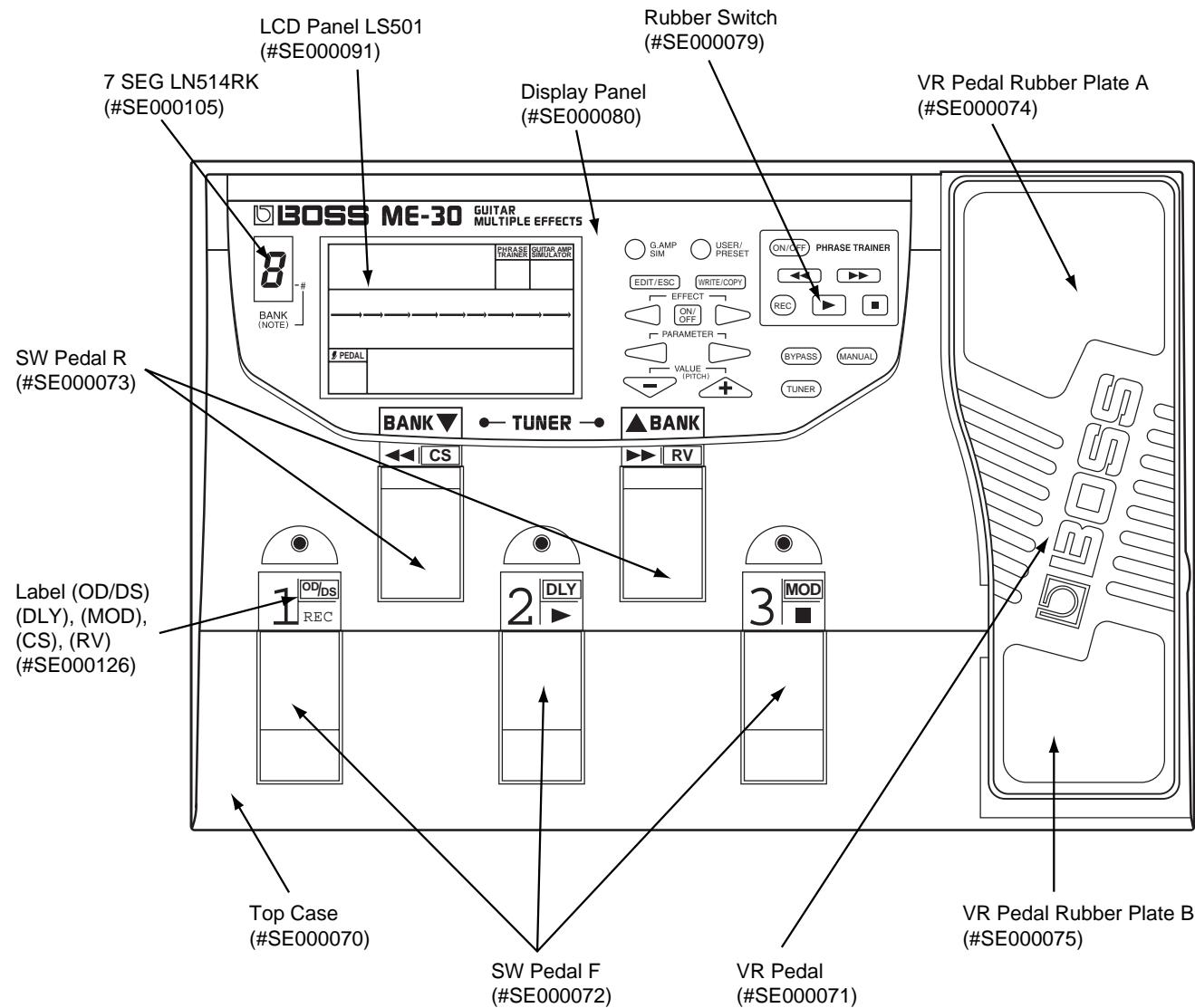
本書の一部、もしくは全部を無断で複写・転載することを禁じます。

## SPECIFICATIONS / 主な仕様

<b>AD Conversion</b>	:	Method 20-bit ADC
<b>DA Conversion</b>	:	Method 18-bit DAC
<b>Sampling Frequency</b>	:	44.1kHz
<b>Patches</b>	:	30(User)+30(Preset)+Manual Settings
<b>Effects</b>	:	<Main Effects> Compressor Overdrive/Distortion Equalizer/Phaser Noise Suppressor Delay Chorus/Flanger/Pitch Shifter/Tremolo Reverb Gitar Amplifier Simulator <Effects for Expression Pedal> Volume Pedal Pedal Wah Tremoro Arm Ring Modulator
<b>Nominal Input Level</b>	:	INPUT: -20dBm AUX IN: -10dBm
<b>Input Impedance</b>	:	INPUT: 1M AUX IN: 47k
<b>Nominal Output Level</b>	:	OUTPUT: -20dBm
<b>Output Impedance</b>	:	OUTPUT: 2k
<b>Display</b>	:	7 segments,1characterLED Custom LCD(Luminous Display)
<b>Jacks</b>	:	INPUT Jack AUX IN Jack (Stereo Mini Type) OUTPUT Jacks L(MONO)/R Headphonse Jack (Stereo Mini Jack) AC ADAPTOR Jack
<b>Power Supply</b>	:	DC 9V:Dry Batteries(R6(AA)type) x6 AC Adptor(PAS-Series:Optional)
<b>Current Draw</b>	:	170mA(DC 9V) AC Adptor(PAS-Series:Optional)
<b>Dimensions</b>	:	305(W) x 205(D) x 55(H)mm 12-1/16(W) x 8-1/8(D) x 2-3/16(H)inches
<b>Weight</b>	:	1.5kg/3 lbs 5 oz (including batteries)
<b>Accessories</b>	:	Owner's Manual(English) (P/No.SE000129) Owner's Manual(Japanese) (P/No.SE000130) Dry Batteries(R6(AA)type) x6(Alkaline) (P/No.*****) Roland Service
<b>Options</b>	:	AC Adaptor PSA-Series

\*0dBm=0.775 Vrms

## LOCATION OF CONTROLS / パネル配置図



## EXPLODED VIEW PARTS LIST / 分解図パーツリスト

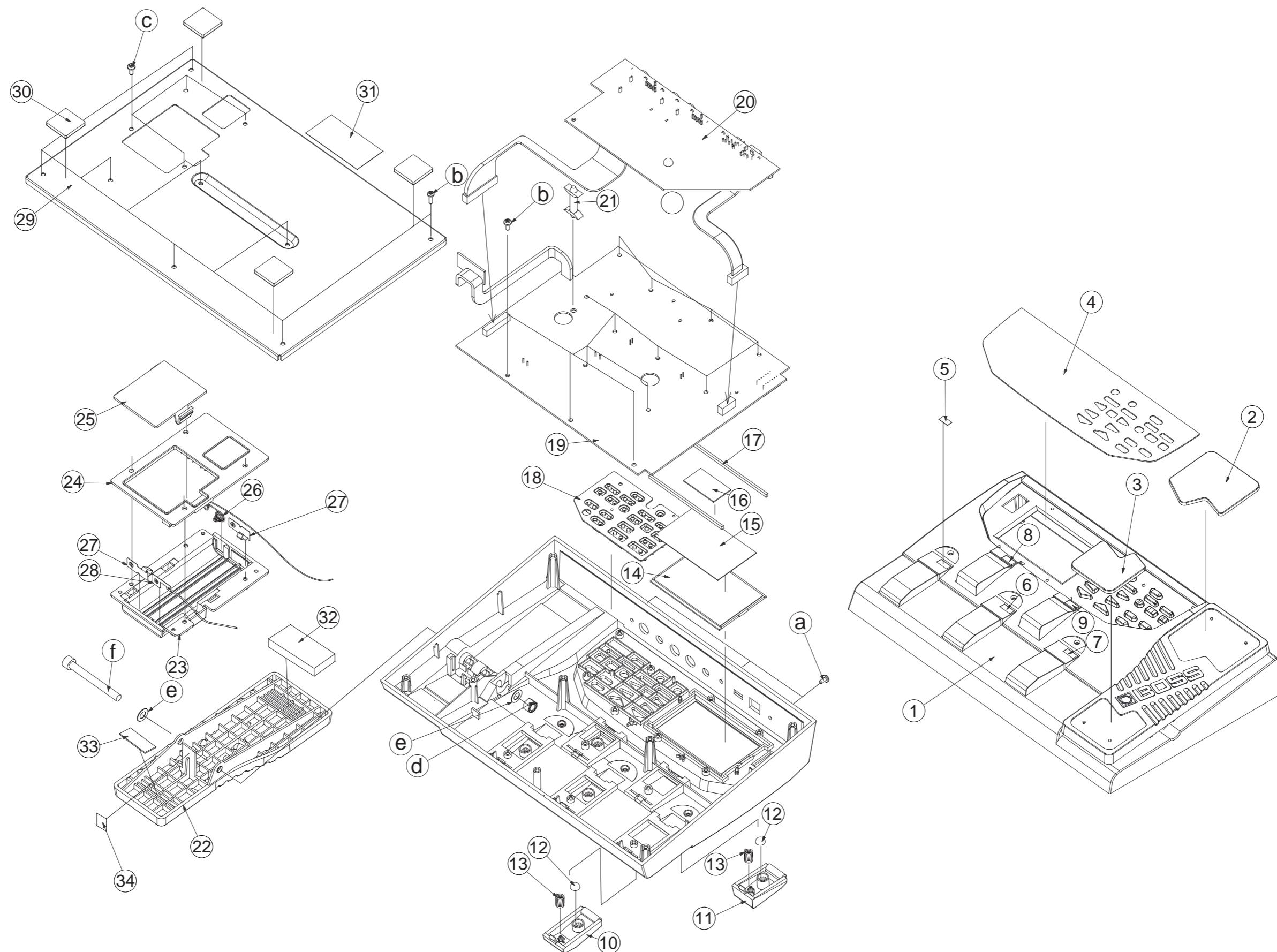
**[PARTS]**

No.	Part Cord	Part Name	Description	Qty
①	SE000070	Top Case	M200004060	1
②	SE000074	VR Pedal Rubber Plate A	M203000410	1
③	SE000075	VR Pedal Rubber Plate B	M203000420	1
④	SE000080	Display Panel	M203000400	1
⑤	SE000126	Label (OD/DS)	M303002900	1
⑥	SE000126	Label (DLY)	M303002900	1
⑦	SE000126	Label (MOD)	M303002900	1
⑧	SE000126	Label (CS)	M303002900	1
⑨	SE000126	Label (RV)	M303002900	1
⑩	SE000072	SW Pedal F	M400001770	3
⑪	SE000073	SW Pedal R	M400001780	2
⑫	SE000076	SW Pedal F/R Switch Knob	M205001210	5
⑬	SE000131	SW Spring	M100001790	5
⑭	SE000091	LCD Panel LS501	MA38000210	1
⑮	SE000092	Luminous Sheet	M303002890	1
⑯	SE000082	LCD Cushion	M208001510	1
⑰	SE000081	LCD Connector	MA15000500	1
⑱	SE000079	Rubber Switch	MA25000850	1
⑲	SE000094	Main Board Assy	M001001670	1
⑳	SE000095	Jack Board Assy	M001001680	1
㉑	SE000128	PCB Support YP-17	M208001540	1
㉒	SE000071	VR Pedal	M400001760	1
㉓	SE000083	Battery Case A	M200004070	1
㉔	SE000084	Battery Case B	M200004080	1
㉕	SE000085	Battery Cover	M200004090	1
㉖	SE000089	Battery Terminal C	MA34002570	1
㉗	SE000087	Battery Terminal A	MA34002550	2
㉘	SE000088	Battery Terminal B	MA34002560	1
㉙	SE000086	Bottom Cover	M200004100	1
㉚	SE000090	Bottom Cover Cushion C	M208001270	1
㉛	40238434	CAUTION LABEL CANADA EMI		1
㉜	SE000078	VR Pedal Cushion Rear	M208001530	1
㉝	SE000077	VR Pedal Cushion Front	M208001520	1
㉞	SE000127	VR Pedal Reflect seal	M303002960	1

**[SCREW]**

No.	PART No.	PART NAME	
ⓐ	40010256	Binding M3x8 BZC	3
ⓑ	40011312	Binding M3x8 P-Tight BZC	21
ⓒ	40011323	Binding M3x10 P-Tight BZC	4
ⓓ	SE000120	Hex Nut M6 BZC	M100001630
ⓔ	SE000121	Plain Washer	M100001640
ⓕ	SE000119	Cap Bolt M6x55 BZC	M100001620

## EXPLODED VIEW / 分解図



## PARTS LIST / パーツリスト

SAFETY PRECAUTIONS: <sup>*2</sup>				CONSIDERATIONS ON PARTS ORDERING			
The parts marked △ have safety-related characteristics.				When ordering any parts listed in the parts list, please specify the following items in the order sheet.			
Use only listed parts for replacement.				QTY	PART NUMBER	DESCRIPTION	MODEL NUMBER
安全上の注意: *2				Ex. 10	22575241	Sharp Key	C-20/50
△が付いている部品は、安全上特別な規格でつくられたものです。				15	2247017300	Knob (orange)	DAC-15D
Failure to completely fill the above items with correct number and description will result in delayed or even undelivered replacement.				Failure to completely fill the above items with correct number and description will result in delayed or even undelivered replacement.			
△が付いている部品は、安全上特別な規格でつくられたものです。				△が付いている部品は、安全上特別な規格でつくられたものです。			
交換の際は、注意をよく読み、指定された部品番号以外の部品は使わないようにして下さい。				Failure to completely fill the above items with correct number and description will result in delayed or even undelivered replacement.			
NOTE: *1 The parts marked # are new (initial parts)				Failure to completely fill the above items with correct number and description will result in delayed or even undelivered replacement.			
注意: *1 # が付いた部品は新規部品です。				Failure to completely fill the above items with correct number and description will result in delayed or even undelivered replacement.			

MB-&gt;Main Board , JB-&gt;Jack Board , SB-&gt;Sensor Board

\*1\*2 CASING / ケース

# SE000070	Top Case	M200004060
# SE000071	VR Pedal	M400001760
# SE000072	SW Pedal F	M400001770
# SE000073	SW Pedal R	M400001780
# SE000074	VR Pedal Rubber Plate A	M203000410
# SE000075	VR Pedal Rubber Plate B	M203000420
# SE000076	SW Pedal F/R Switch Knob	M205001210
# SE000077	VR Pedal Cushion Front	M208001520
# SE000078	VR Pedal Cushion Rear	M208001530
# SE000080	Display Panel	M203000400
# SE000083	Battery Case A	M200004070
# SE000084	Battery Case B	M200004080
# SE000085	Battery Cover	M200004090
# SE000086	Bottom Cover	M200004100

## KNOB,BUTTON / ツマミ、ボタン

# SE000079	Rubber Switch	MA25000850
------------	---------------	------------

## SWITCH / スイッチ

# 13129776	Tact SW SKQKAE	SW1,SW6,SW11,SW16,SW21 on MB
# SE000096	Slide SW HSW2022-010010	MA25000830 SW50 on JB

## JACK,SOCKET / ジャック、ソケット

13449722	Mono Jack 6.5 HLJ0521-01-1110	JK1-JK3 on JB
13449443	Stereo Jack 3.5 HSJ0912-01-010	JK4,JK6 on JB
13449717	AC Adaptor Jack HEC2392-01-150	JK5 on JB

## DISPLAY UNIT / 表示ユニット

# SE000091	LCD Panel LS501	MA38000210
# SE000105	7 SEG.LED LN514RK	MA18000530 LED1 on MB

## PCB ASSY / 基板完成品

# [E] SE000094	Main Board Assy	M001001670
NOTE: Replacement Main Board Assy includes Sensor Board Assy.		
Exchange the Main Board and the Sensor board in the lump.		
注意 : 補修用 Main Board Assy は Sensor Board Assy を含みます。		
基板交換の際は、Main Board と Sensor Board を同時に交換して下さい。		
Sensor Board Assy		

# SE000095	Jack Board Assy	M001001680
------------	-----------------	------------

## IC / 集積回路

# 01238145	CPU Mask μPD78064GF-095-3BA(FP)	IC305 on MB
# 01235190	MR2 Chip TC203C040AF-001(FP)	IC306 on MB
# 01238101	Audio CODEC AK4520A(SOP)	IC8 on MB
# 01238112	DAC PCM1718E(SOP)	IC11 on MB
# SE000097	DRAM HM51W4400BTT-6(TSOP)	MZ19000020
# SE000098	EEPROM AT24C16N-10SC-2.7(SOP)	MZ21000020
# SE000099	TTL TC74AC164F	MZ17000150
# SE000100	TTL HD74HC4066FPEL	MZ17000130
# SE000101	TTL HD74HC4052FPEL	MZ17000140
# 15199159	DC/DC Converter IR3M03A	IC9 on MB
# SE000102	Reset IC M51955AEP600C	MZ24000270
00452290	Op Amp M5216FP	IC3 on MB
15289105	Op Amp μPC4570G2-T2	IC7 on MB
00452301	Op Amp NJM2100M	IC5,IC6 on MB
15289148	Op Amp M5218AEP(Flat)	IC14 on MB
# SE000103	V.Reg.(3v) NJU7201U-32-TE1	IC13 on MB
15289408	V.Reg.(5v) M5278L05M	IC300 on SB
15229728	Photo Coupler GP2S24B	IC1,IC2 on JB
15189189	Op Amp μPC4570HA	

## TRANSISTOR / トランジスター

15119112	TRANSISTOR 2SA1015-Y	Q300 on MB
15309104	TRANSISTOR 2SA1586-GR(TE85L)	Q301 on MB
15319119	TRANSISTOR 2SC4213-A	Q5-Q8 on MB
15319113	TRANSISTOR 2SK880-GR	Q9,Q10 on MB
15329523	TRANSISTOR RN1307	Q3,Q4,Q11,Q12.on MB
15129426	TRANSISTOR 2SC2235-Y	Q1 on JB
15139130	FET 2SK184-GR	Q2 on JB

## DIODE / ダイオード

# SE000104	MA111-(TX) Diode 1SS355TE-17	MD11000260	D4 on MB D301,D307,D312,D316-D318.
15339120T0	Diode 1SS302	D1,D3,D300 on MB	D322,D327,D329,D330 on MB
15339122	Diode 1SS301	D11,D308-D315,D323,D326 on MB	D7 on MB D5 on JB
00902978	Schottky Diode SB07-03N-AA	LED SLR-342VR3F(MN)	LED2-LED6 on MB
00785856	LED SLR-342VR3F(MN)	Diode S5688G(TPA2)	D6 on JB
15039118	Diode S5688G(TPA2)		

## RESISTOR ARRAY / 抵抗アレイ

# SE000107	EXBV8V681JV(5)	MR13000110	RA2,RA3 on MB
# SE000108	CNB2B9ZTE10K_J	MR13000100	RA1 on MB
# SE000109	EXBV8V101JV(5)	MR13000080	RA4,RA5 on MB

## TRIMMER / 半固定抵抗器

13299263	Trimmer EVND8AA03B52(500 )	VR1 on MB
13299199	Trimmer EVND8AA03B13(1K )	VR2 on MB

## INDUCTOR,COIL,FILTER / インダクタ、コイル、フィルター

# SE000106	Coil ELCO8D151E	MA11000090</td

## IDENTIFYING VERSION NUMBER / バージョンの確認方法

1. Turn the power off.
2. While pressing the USER/PRESET Key and PHRASE TRAINER ON/OFF Key simultaneously, turn the power on.  
The version number is displayed on the LCD.
3. Turn the power off to exit this mode.

- 1 . 電源をOFFにします。
- 2 . USER/PRESET Key, PHRASE TRAINER ON/OFF Key を同時に押しながら電源をONにします。  
LCDにバージョンが表示されます。
- 3 . 電源をOFFにすると、このモードから抜けます。

## LOADING FACTORY PRESET DATA / ファクトリー・プリセット・ロードの方法

### **CAUTION !!**

The user data cannot be saved to a sequencer via MIDI.  
Inform the user of this fact upon receiving a service request.

1. Turn the power off.
2. While pressing the PARAMETER\_R Key and VALUE - Key simultaneously, turn the power on.  
The "PRESET" is displayed on the LCD.
3. Press the WRITE copy Key.  
The "write" flashes on the LCD for a while.  
When the initialization is complete, the unit returns the Play Mode.  
\* To cancel the initialization at this time, turn the power off.

### **注意 !!**

ME-30のユーザー・データは他のシーケンサーにMIDIを使用して保存する事が出来ません。  
予め修理を依頼されたお客様に、その旨を連絡して下さるようお願い致します。

- 1 . 電源をOFFにします。
- 2 . PARAMETER\_R Key, VALUE - Key を同時に押しながら電源をONにします。  
LCDにPRESETと表示されます。
- 3 . WRITE/COPY Key を押すとLCDにWRITEの文字がしばらく点滅します。  
初期化が終了すると、通常の電源投入時と同じ状態になります。  
\* 初期化を中止するときは、電源をOFFにして下さい。

## TEST MODE / テストモード

The ME-30 provides six test modes ; from MODE 1 to MODE 6. Use whichever appropriate for your situation.

### **CAUTION !!**

The user data cannot be saved to a sequencer via MIDI. Inform the user of this fact upon receiving a service request.

The test program will stop upon detecting a failure component or circuit, and may not proceed to the next step.

After taking a corrective action, restart the test program from the beginning.

### Connection to OUTPUTS:

Unless otherwise specifically instructed, channels L and R are independently monitored: first connect the plug from the measuring instrument (oscilloscope or noise meter, whichever appropriate) into OUTPUT R, next, replace the instrument plug with a blank (open) plug and then connect the instrument to OUTPUT L.

Note that the channel R signal is connected to the OUTPUT L socket through the switch on the OUTPUT R socket. To obtain pure "L" channel signal, the R socket switch must be turned off.

ME-30のテスト・モードには、モード1からモード6までの、6通りのテスト・モードがあります。  
状況に応じて使い分けて下さい。

### **注意 !!**

ME-30のユーザー・データは他のシーケンサーにMIDIを使用して保存する事が出来ません。  
予め修理を依頼されたお客様に、その旨を連絡して下さるようお願い致します。

- \* テストモードで不良があれば次のステップに進む事が出来ませんので、修理を行ってください。  
また修理後は、最初から再度テストモードを行ってください。
- \* OUTPUTのテストでジャックをLch単体で使用した場合、Lch, Rchの信号は内部でミキシングされるため正常な波形が得られません。  
正常な波形を得る為、Lchの測定時には、必ずRchに空プラグを挿入して下さい。
- \* OUTPUTチェックを行う際は、必要に応じてノイズメーターとオシロスコープをOUTPUTジャックに接続します。

**Test Item**

1. Panel LCD・LED Check
2. SW Check
3. DSP Check
4. Output Frequency Response Check
5. Output Mute Circuit Check
6. OD/DS Circuit Check
7. OD/DS Gain Check
8. Input Frequency Response Check
9. AUX Circuit Check
10. Residual Noise Check and Shock Noise Check
11. OD/DS Circuit Noise Check and Shock Noise Check
12. NS, Tuner Check
13. EV Pedal Check

**Equipment Required**

- Oscillator ( Audio Generator )
- Oscilloscope
- Noise Meter
- Opened Plug

**To Enter the Test Mode**

While pressing the EFFECT ON/OFF Key, PARAMETER ( L ) Key and PARAMETER ( R ) Key simultaneously, turn the power on.

All the LCD are turned on.

Do the following operation to select the mode.

**< Mode 1 >**

Press PEDAL " 1 " to start with 「1. Panel LCD・LED Check」.

NOTE : As for the following MODE 2 to MODE 6, each mode starts after DSP check.

**< Mode 2 >**

Press PEDAL " 2 " to start with 「4. Output Frequency Response Check」.

**<Mode 3 >**

Press PEDAL " 3 " to start with 「6. DOD/DS Circuit Check」.

**< Mode 4 >**

Press PEDAL " BANK DOWN " to start with 「8. Input Frequency Response Check」.

**< Mode 5 >**

Press PEDAL " BANK UP " to start with 「10. Residual Noise Check and Shock Noise Check」.

**< Mode 6 >**

Press MANUAL Key to start with 「13. EV Pedal Check」. Mode 6 to start DSP check, when return back to the previous step.

**Exiting test mode**

Simply turn off the ME-30.

**テスト項目**

- 1 . LCD・LED チェック
- 2 . SW チェック
- 3 . DSP チェック
- 4 . 出力部 f 特チェック
- 5 . 出力部ミュート回路動作チェック
- 6 . OD / DS 回路動作チェック
- 7 . OD / DS ゲイン動作チェック
- 8 . 入力部 f 特チェック
- 9 . AUX 回路動作チェック
- 10 . 残留ノイズ、ショック・ノイズチェック
- 11 . OD / DS 回路残留ノイズ、ショック・ノイズ チェック
- 12 . NS、チューナー動作チェック
- 13 . EV ペダル動作チェック

**用意する物**

- 発振器
- オシロスコープ
- ノイズメーター
- 空プラグ

**テスト・モードの入り方**

EFFECT ON/OFF Key, PARAMETER ( L , R ) Key, 3 力所を同時に押しながら電源ONすると、LCDが全点灯します。LCD全点灯の状態でのモードの選択方法は次のようになります。

**< モード 1 >**

NO\_1 PEDAL を押すと、「1 . LCD・LED チェック」からスタートします。

以下のモードは、DSP動作確認を行ってから、各動作チェックに移ります。

**< モード 2 >**

NO\_2 PEDAL を押すと、「4 . 出力部 f 特チェック」からスタートします。

**< モード 3 >**

NO\_3 PEDAL を押すと、「6 . OD / DS 回路動作チェック」からスタートします。

**< モード 4 >**

BANK DOWN PEDAL を押すと、「8 . 入力部 f 特チェック」からスタートします。

**< モード 5 >**

BANK UP PEDAL を押すと、「10 . 残留ノイズチェック」からスタートします。

**< モード 6 >**

MANUAL Key を押すと、「13 . EV ペダル動作チェック」からスタートします。

モード 6 は、前の検査に戻る時に、DSP動作チェックを行います。

**テスト・モードの抜け方**

電源を OFF にします。

## 1. LCD &amp; LED test

Press the pedal "1". The LCD starts displaying the test pattern shown in Fig. 1. Verify that the segments are turned on.  
Press a key and verify that the 7-seg LED and the pedal LEDs are turned on in the order shown in Fig. 2.

## 2. Switch test

Press a key and the LCD will read "SW1".  
Press the keys in the order shown in Fig. 3 and verify that pressed key is represented on the LCD.  
The test stops upon detecting a defective key and won't proceed to the next key. Take a corrective action and return to the step 1.  
When the test is successful, the test program proceeds to the step 3. DSP test.

## 3. DSP test

The test program automatically starts the test step 3 - 1. after completion of the step 2.

## 3 - 1. Initialization

When the unit is initialized, the program goes to the step 3 - .2. Otherwise, it displays "ERROR 1" and jumps to the step 4.

## 3 - 2. Internal RAM test

The program writes the test data into and reads out from the internal RAM and then goes to the step 3 - 3. If error, it displays "ERROR 2" and jumps to the step 4.

## 3 - 3. External RAM test

The program writes the test data into and reads out from the external RAM and then goes to the step 4. If error, it displays "ERROR 3" and goes to the step 4.

## 4. Output frequency response test

The LCD displays "TEST 1". Sine waves of 20 Hz - 1 kHz - 5 kHz - 15 kHz - 20 Hz from DSP are sent to OUTPUT sockets at 0.8 sec. interval.

Connect a noise meter to OUTPUT R. Set the meter to "FLAT" and check the readings against the table below.

Connect a noise meter to OUTPUT L (with the blank plug in R) and check the readings.

The difference in readings between R and L must be within 1 dBm.

Monitor OUTPUTs R and L and PHONES R and L in that order on the oscilloscope and make sure they are look like the waveforms shown in Fig. 4.

Frequency	Level
20 Hz	-20 dBm ± 1 dBm
1 kHz	-20 dBm ± 1 dBm
5 kHz	-20 dBm ± 1 dBm
15 kHz	-20 dBm ± 1 dBm

To go to the step 5, press VALUE + key.

## 1 . LCD・LED チェック

NO\_1 PEDALを押すと、LCD 表示パターン [ fig1 LCD テスト参照 ] がスタートします。  
各セグメントが正常に点灯するか確認します。  
どれかKeyを押すと、7SEG , LED 表示パターン [ fig2 7SEG LED 及びペダル部 LED テスト参照 ] がスタートしますので、各 LED が正常に点灯するか確認します。

## 2 . SW チェック

7SEG , LED 表示パターンに続いてどれか Key を押すと、LCD に "SW1" と表示されます。  
表示番号 [ fig3 SW チェックテスト参照 ] に従って Key を押し、これに対応して LCD の表示が変化することを確認してください。  
最後のSWが押され、SWチェックが正常に終了しますと、自動的に次のステップ (DSP チェック) へ進みます。  
この時、SW チェックで SW 不良があれば次の SW チェック及びステップに進む事が出来ません。

## 3 . DSP チェック

以下の検査を自動的に処理します。

## 3 - 1 . 初期化のテスト

結果が NG の場合、LCD に "ERROR 1" が表示され、4 . 出力部 f 特チェックに進みます。

結果が OK であれば、何も表示せずに次のステップに進みます。

## 3 - 2 . 内部 RAM 読込み、書き込みテスト

結果が NG の場合、LCD に "ERROR 2" が表示され、4 . 出力部 f 特チェックに進みます。

結果が OK であれば、何も表示せずに次のステップに進みます。

## 3 - 3 . 外部 RAM 読込み、書き込みテスト

結果が NG の場合、LCD に "ERROR 3" が表示され、4 . 出力部 f 特チェックに進みます。

結果が OK であれば、何も表示せずに次のステップに進みます。

## 4 . 出力部 f 特チェック

LCD に "TEST 1" と表示されます。  
0.8 秒間隔で、20Hz , 1kHz , 5kHz , 15kHz サイン波が出力されます。

(DSP 内部発振、自動ループ)  
ノイズ・メーターを "FLAT" に切り換えます。  
Lch (MONO) , Rch を個別にチェックを行つて下さい。

Lch , Rch のレベル差は ± 1 dBm とします。  
ノイズ・メーターでレベルを確認します。

オシロスコープで OUTPUT L/R , PHONES L/R の出力波形が、歪んでいないか確認します。

[ fig4 テスト 1 波形図参照 ]  
Lch (MONO) , Rch を個別にチェックを行つて下さい。

周波数	レベル
20 Hz	-20 dBm ± 1 dBm
1 kHz	-20 dBm ± 1 dBm
5 kHz	-20 dBm ± 1 dBm
15 kHz	-20 dBm ± 1 dBm

VALUE Key + で次の検査に進みます。

## 5 . Output stage muting test

The LCD displays "TEST 2". A 1 kHz sine wave from DSP is sent to OUTPUT sockets at 0.5 sec. interval. In the similar way as in the step 4 above, connect the noise meter or scope to OUTPUT R and then L (with the blank plug in R) and check the readings. The difference in readings between R and L must be within 1 dBm. Monitor OUTPUTs R and L and PHONES R and L in that order on the oscilloscope and make sure they are look like the waveforms shown in Fig. 5.

To go to the step 6, press VALUE + key.

To return back to the step 4, press VALUE - key.

## 6 . OD and DS circuit test

The LCD displays "TEST 3". A 200 Hz square wave from DSP is sent to OUTPUTs at 0.8 sec. interval at four different levels.

Monitor the outputs by first connecting the scope to OUTPUT R and then L (with the blank plug in R) and make sure that the waveforms look like the ones shown in Fig. 6.

To go to the step 7, press VALUE + key.

To return back to the step 5, press VALUE - key.

## 7 . OD and DS gain test

The LCD displays "TEST 4". A 200 Hz sine wave from DSP is sent to OUTPUTs at an 0.8 sec. interval at four different levels.

Monitor the outputs by first connecting the scope to OUTPUT R and then L (with the blank plug in R) and make sure that the waveforms look like the ones shown in Fig. 7.

To go to the step 8, press VALUE + key.

To return back to the step 6, press VALUE - key.

## 8 . Input frequency response test

The LCD displays "TEST 5". Apply a square wave of 200 Hz, 200 mV to INPUTs.

Monitor the outputs by first connecting the scope to OUTPUT R and then L (with the blank plug in R) and make sure that the waveform looks like the one shown in Fig. 8.

To go to the step 9, press VALUE + key.

To return back to the step 7, press VALUE - key.

## 9 . AUX circuit test

The LCD displays "TEST 6". Apply a square wave of 200 Hz, 200 mV to AUX IN.

The input signal is modified into three waveforms which are sent to OUTPUTs at an 0.5 sec. interval. Monitor the outputs by first connecting the scope to OUTPUT R and then L (with the blank plug in R) and make sure that the waveforms look like the ones shown in Fig. 9.

To go to the step 10, press VALUE + key.

To return back to the step 8, press VALUE - key.

## 10 . Residual and shock noises

The LCD displays "TEST 7". Short-circuit the inputs (e.g. insert a short circuit plug into INPUT and AUX IN).

Set the noise meter to "JIS-A" or "IHF" and connect it first to OUTPUT R and then L (with the blank plug in R) and make sure that the readings are -88.0 dBm or below. Also verify that difference in noise level between channels is 1 dBm or less.

## 5 . 出力部ミュート回路動作チェック

LCD に "TEST 2" と表示されます。  
0.5 秒間隔で、1KHz サイン波が間欠出力されます。  
(DSP 内部発振、自動ループ)  
OUTPUT L/R , PHONES L/R の出力波形を確認します。[ fig5 テスト 2 波形図参照 ]  
Lch (MONO) , Rch を個別にチェックを行つて下さい。

Lch , Rch のレベル差は ± 1 dBm とします。

VALUE Key + で次の検査に進みます。

VALUE Key - で前の検査に戻ります。

## 6 . OD / DS 回路動作チェック

LCD に "TEST 3" と表示されます。  
0.8 秒間隔で、4種類の波形が出力されます。  
(DSP 内部発振 200Hz 矩形波、自動ループ)  
OUTPUT L/R の出力波形を確認します。[ fig6 テスト 3 波形図参照 ]  
Lch (MONO) , Rch を個別にチェックを行つて下さい。

VALUE Key + で次の検査に進みます。

VALUE Key - で前の検査に戻ります。

## 7 . OD / DS ゲイン動作チェック

LCD に "TEST 4" と表示されます。  
0.8 秒間隔で、4種類のレベル違う波形が出力されます。  
(DSP 内部発振 200Hz サイン波、自動ループ)  
OUTPUT L/R の出力波形を確認します。[ fig7 テスト 4 波形図参照 ]  
Lch (MONO) , Rch を個別にチェックを行つて下さい。

VALUE Key + で次の検査に進みます。

VALUE Key - で前の検査に戻ります。

## 8 . 入力部 f 特チェック

LCD に "TEST 5" と表示されます。  
INPUT に 200Hz (200mVp-p) 矩形波を入力します。  
OUTPUT L/R の出力波形を確認します。[ fig8 テスト 5 波形図参照 ]  
Lch (MONO) , Rch を個別にチェックを行つて下さい。

VALUE Key + で次の検査に進みます。

VALUE Key - で前の検査に戻ります。

## 9 . AUX 回路動作チェック

LCD に "TEST 6" と表示されます。  
INPUT , AUX IN に 200Hz (200mVp-p) 矩形波を入力します。  
0.5 秒間隔で、3種類の波形が出力されます。(自動ループ)  
OUTPUT L/R の出力波形を確認します。[ fig9 テスト 6 波形図参照 ]  
Lch (MONO) , Rch を個別にチェックを行つて下さい。

VALUE Key + で次の検査に進みます。

VALUE Key - で前の検査に戻ります。

## 10 . 残留ノイズ、ショック・ノイズチェック

LCD に "TEST 7" と表示されます。  
ノイズ・メーターを "JIS-A" または "IHF" のモードに切り換えます。  
INPUT , AUX IN は無接続で(入力短絡、信号ラインとGNDラインがショートされた状態)、OUTPUT L/R の出力をノイズ・メーターで確認してください。  
OUTPUT L , R -88.0dBm (JIS-A) 以下又は、-88.0dBm (IHF) 以下

In the similar way, connect a speaker via high gain amplifier to individual OUTPUTs. Apply shocks to the unit and make sure no audible noises are heard.

To go to the step 11, press VALUE + key.  
To return back to the step 9, press VALUE - key.

**11. OD and DS circuit residual and shock noises**  
The LCD displays "TEST 8". Short-circuit the inputs (e.g. insert a short circuit plug into INPUT and AUX IN).

Set the noise meter to "JIS-A" or "IHF" and connect it first to OUTPUT R and then L (with the blank plug in R) and make sure that the readings are -84.0 dBm or below. Also verify that difference in noise level between channels is 1 dBm or less.

In the similar way, connect a speaker via a high gain amplifier to individual OUTPUTs. Apply shocks to the unit and make sure no audible noises are heard.

To go to the step 12, first connect the OUTPUT L to the INPUT socket and then press VALUE + key (see note in step 12).  
To return back to the step 10, press VALUE - key.

**12. NS and tuner test**  
Note: "ERROR \*\*" will appear if VALUE - key has been pressed without connecting OUTPUT L to the INPUT socket.

The LCD displays "TEST 9".  
**12 - 1. NS bias test**  
The program checks the NS bias and, if correct, goes to the step 12.2. Otherwise, the program stops, displaying "ERROR 4".  
Adjust the bias and restart the test program from step 1.

**12 - 2. NS input test**  
When the input is as designed, the program displays the tuner status. See Fig. 10. Press TUNER key.

If the input is incorrect, the program displays stops here, displaying "ERROR 5" or "ERROR 6".  
Isolate the cause and restart the test program from step 1.  
To go to the step 13, press VALUE + key.  
To return back to the step 11, press VALUE - key.

L c h ( MONO ), R c h を個別にチェックを行つて下さい。  
L c h , R c h のレベル差は ± 1 d B m とします。

ノイズメーターを外し、ハイ・ゲインのアンプを O U T P U T L , R に接続し、スピーカーで聴いてください。  
本体に衝撃を与え、ショック・ノイズ無いか確認してください。  
L c h ( MONO ), R c h を個別にチェックを行つて下さい。

VALUE Key + で次の検査に進みます。  
VALUE Key - で前の検査に戻ります。

**11 . O D / D S 回路残留ノイズ、ショック・ノイズチェック**

ノイズ・メーターを " J I S - A " または " I H F " のモードに切り替えます。  
INPUT , AUX IN は無接続で、(入力短絡、信号ラインとGNDラインがショートされた状態)、OUTPUT L/R の出力をノイズ・メーターで確認してください。  
OUTPUT L , R -34.0dBm ( JIS-A ) 以下 又は、 -34.0dBm ( IHF ) 以下

L c h ( MONO ), R c h を個別にチェックを行つて下さい。

L c h , R c h のレベル差は ± 1 d B m とします。

ノイズメーターを外し、ハイ・ゲインのアンプを O U T P U T L , R に接続し、スピーカーで聴いてください。

本体に衝撃を与え、ショック・ノイズが無いか確認してください。

L c h ( MONO ), R c h を個別にチェックを行つて下さい。

VALUE Key + で次の検査に進みます。  
VALUE Key - で前の検査に戻ります。

**12 . N S 、チューナー動作チェック**

注意： OUTPUT\_L と INPUT を接続してから、 VALUE Key + を押して下さい。  
上記の接続をせずに VALUE Key + を押した場合、 ERROR \* が表示されます。

LCD に " TEST 9 " と表示されます。

**12 - 1 . N S バイアスチェック**  
結果が NG なら " ERROR 4 " が表示され、次のステップに進む事が出来ません。  
結果が OK であれば、何も表示せずに次のステップに進みます。

**12 - 2 . N S インプットチェック**

結果が NG なら " ERROR 5 " または " ERROR 6 " が表示され、次のステップに進む事が出来ません。  
結果が OK ならチューナー表示状態になります。  
[ fig10 チューナーテスト参照 ]

TUNER Key でチューナー表示状態から抜けます。

VALUE Key + で次の検査に進みます。

VALUE Key - で前の検査に戻ります。

**13 EV pedal test**  
The LCD displays "TES\*\*\*".

Swing the volume control foot pedal (EV) and check the values shown on the LCD.  
For pressing operation, refer to the EV adjustment shown below.

Travel of EV pedal	LCD reading
Deep press	220-224
Press and release	210 min
Swing up	002 max
Down position	150 min

**13 . E V ベダル動作チェック**  
LCD に " TES \*\*\* " と表示されます。  
EV ベダルを動かし表示数値を確認します。

EV ベダル	LCD 表示数値
強く踏み込んだままのとき	220以上 224以下
強く踏み込んで力を抜いたとき	210以下
一番上にしたとき	002以下
軽く踏み込んだとき	150以上

#### A D J U S T E M E N T S / 調整仕様

\* " 13 . E V ベダル動作チェック " にて正常な値が得られないとき、以下の調整を行ってください。  
**E V ベダルの調整**  
最初は VR1 , VR2 共に中央の位置で有る事を確認する。  
1 . ベダルを上げた時に 2 になるよう VR1 を調整する。  
(出来るだけ 0 2 に変わった付近に VR1 を合わせる)  
2 . ベダルを一番下まで強く踏み込んだ時に 2 2 0 以上、 2 2 4 以下になる事を確認する。  
ならない場合は VR2 を動かして調整する。  
3 . ベダルから手(足)を離して 2 1 0 以下になる事を確認する。  
4 . ベダルを上げた時に 1 . の状態に戻るかを確認する。  
5 . ベダルを踏み込み、クッションに軽く当たった状態で 1 5 0 以上になる事を確認する。  
6 . 再度、 2 . 3 . の状態になることを確認する。

## ERROR MESSAGES / エラー・メッセージとその内容

If an error message is displayed in TEST MODE , take the necessary to remove the cause described below.

テスト・モードでのエラー・メッセージとその不良内容、主な原因について説明します。

Error Message	Description	Possible cause
" ERROR 1 "	DSP cannot be accessed	• Solder bridge or improper soldering at portion anywhere between CPU (IC305) and DSP (IC306). • CPU (IC305) and/or DSP (IC306) defective.
" ERROR 2 "	DSP IRAM defective	• Solder bridge or improper soldering at portion anywhere between CPU (IC305) and DSP (IC306). • CPU (IC305) and/or DSP (IC306) defective.
" ERROR 3 "	DSP ERAM defective	• Solder bridge or improper soldering at portion anywhere between CPU (IC305) and DSP (IC306). • CPU (IC305) and/or DSP (IC306) defective.
" ERROR 4 "	NS Circuit defective	• CPU (IC305) 29, 30 pin around circuit and/or BIAS OPAMP (IC7) around circuit defective.
" ERROR 5 "	NS Circuit defective	• CPU (IC305) 29, 30 pin around circuit and/or ENVELOP OPAMP (IC7) around circuit defective.
" ERROR 6 "	NS Circuit defective	• CPU (IC305) 29, 30 pin around circuit and/or ENVELOP OPAMP (IC7) around circuit defective.

エラー・メッセージ	不良内容	主な原因
" ERROR 1 "	DSP に アクセス出来ない。	CPU (IC305) - DSP (IC306) 間の半田タッチ、または半田付け不良。 CPU (IC305) または DSP (IC306) の不良。
" ERROR 2 "	DSP の IRAM エラー。	CPU (IC305) - DSP (IC306) 間の半田タッチ、または半田付け不良。 CPU (IC305) または DSP (IC306) の不良。
" ERROR 3 "	DSP の ERAM エラー。	CPU (IC305) - DSP (IC306) 間の半田タッチ、または半田付け不良。 CPU (IC305) または DSP (IC306) の不良。
" ERROR 4 "	NS の回路 NG。	CPU (IC305) 29, 30pin の周辺回路または (BAIAS) OPAMP (IC7) の周辺回路の不良。
" ERROR 5 "	NS の回路 NG。	CPU (IC305) 29, 30pin の周辺回路または (ENVELOP) OPAMP (IC7) の周辺回路の不良。
" ERROR 6 "	NS の回路 NG。	CPU (IC305) 29, 30pin の周辺回路または (ENVELOP) OPAMP (IC7) の周辺回路の不良。

Fig.1. LCD TEST / LCDテスト

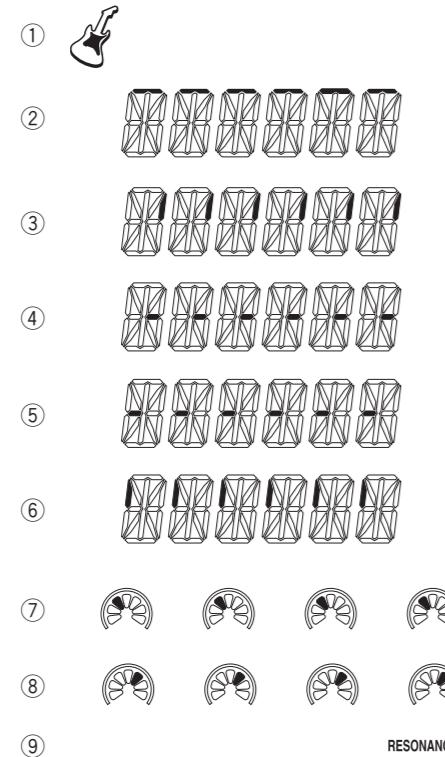


Fig.3. SW CHECK TEST / SWチェックテスト

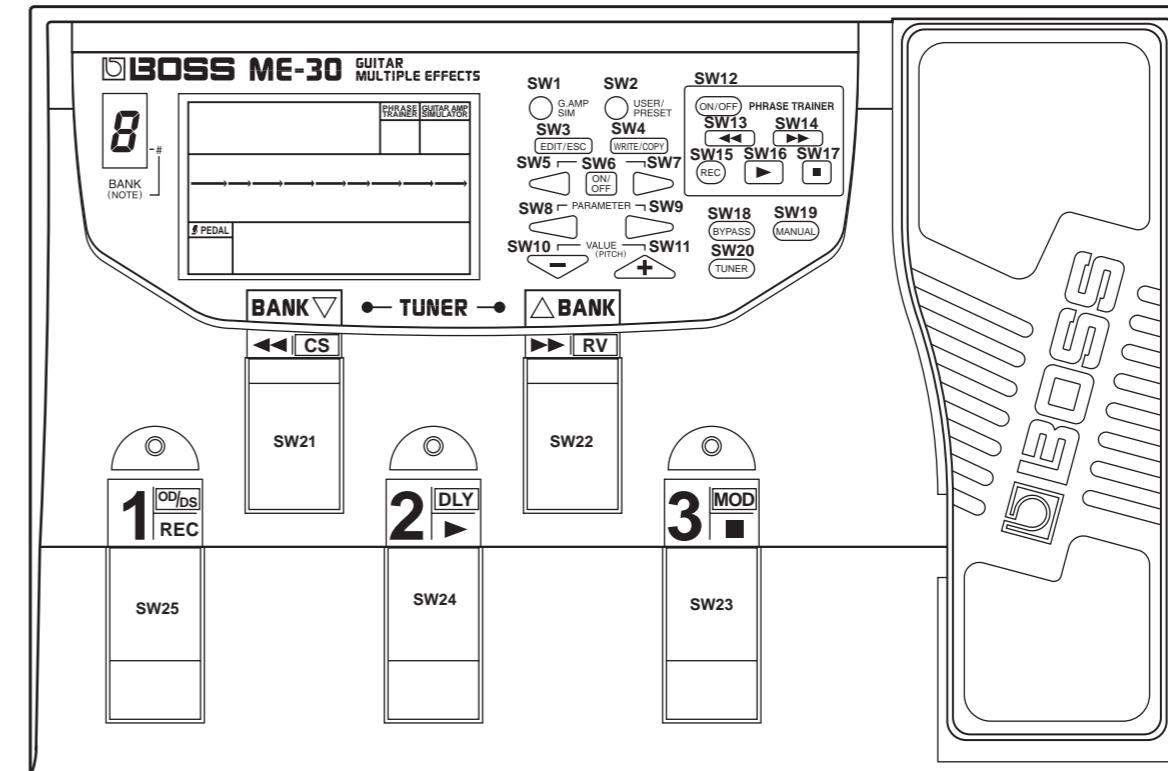


Fig.2. 7SEG. &amp; PEDAL LED TEST / 7SEG. LED及びペダルLEDテスト

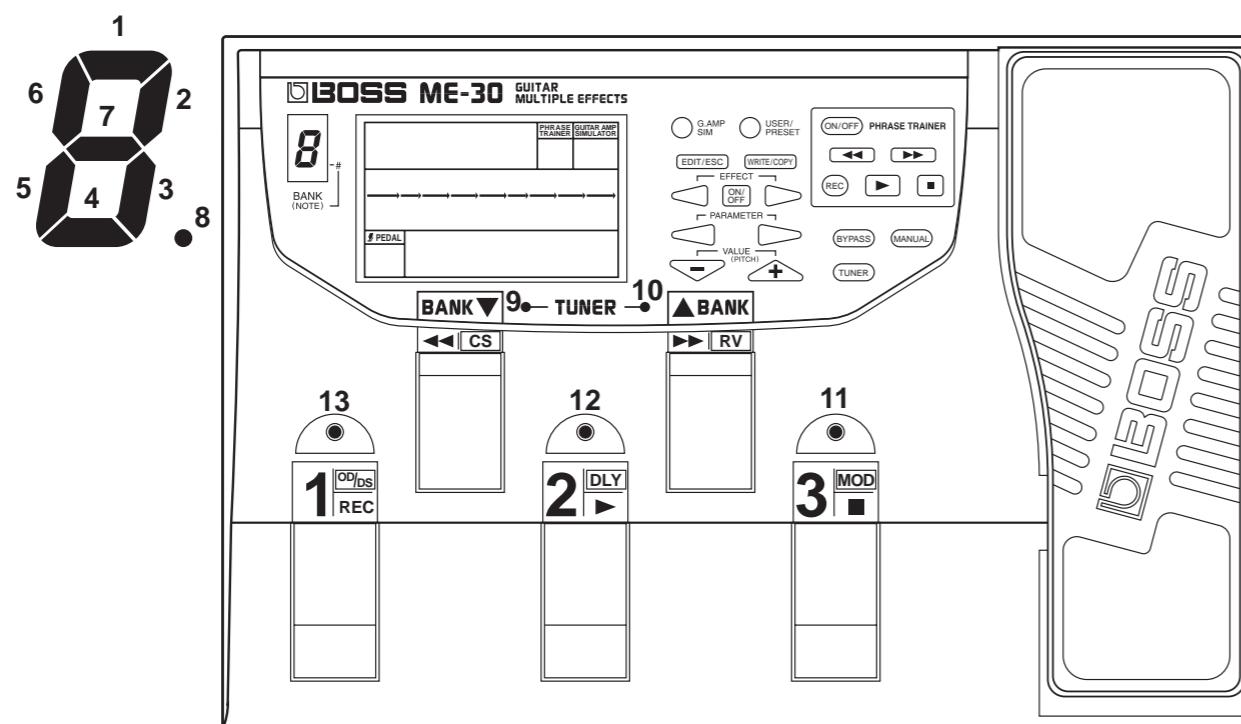


Fig.4 TEST 1 WAVE / テスト 1 波形図

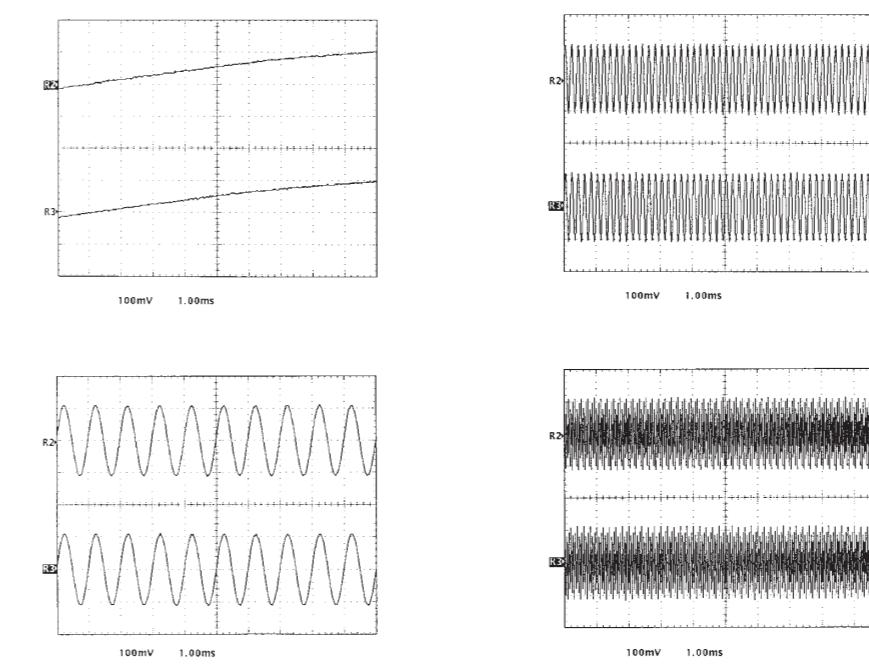


Fig.5 TEST 2 WAVE  
/ テスト 2 波形図

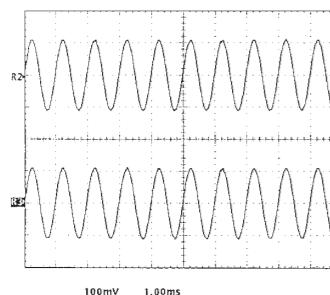


Fig.6 TEST 3 WAVE / テスト 3 波形図

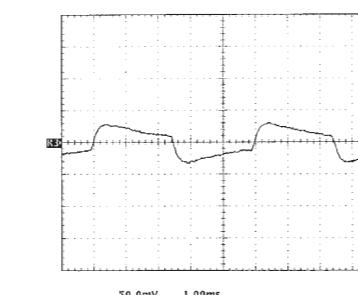
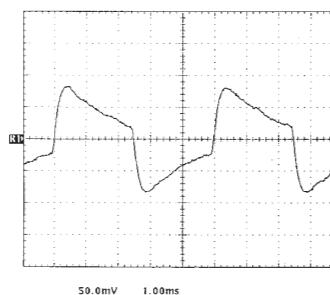


Fig.9 TEST 6 WAVE / テスト 6 波形図

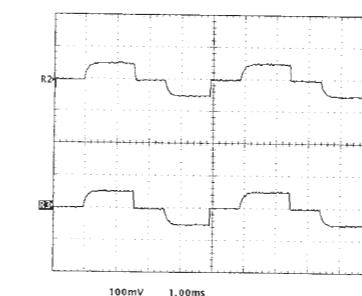
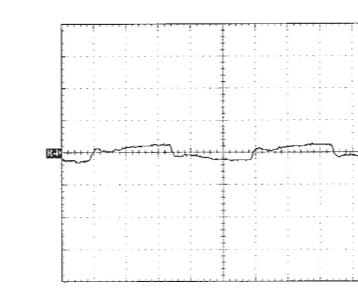
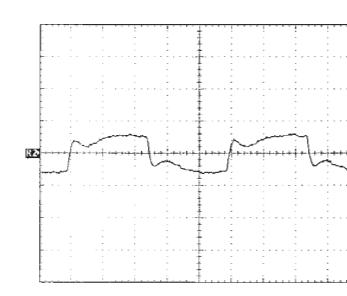
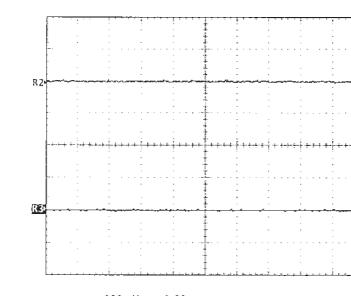
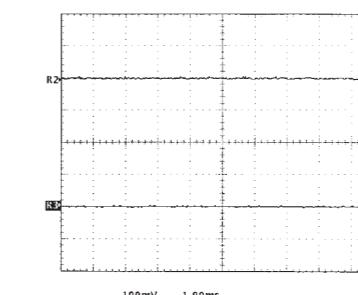
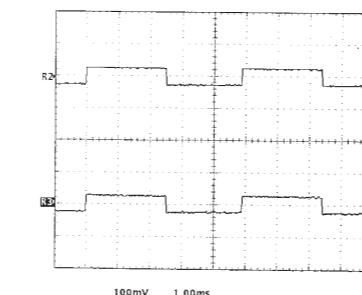


Fig.7 TEST 4 WAVE / テスト 4 波形図

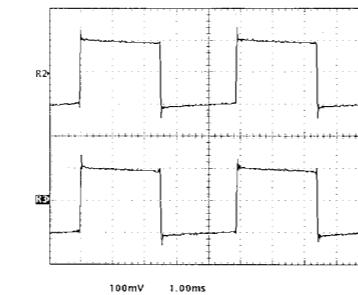
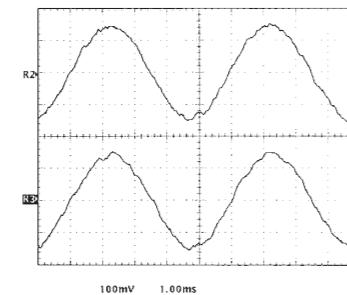
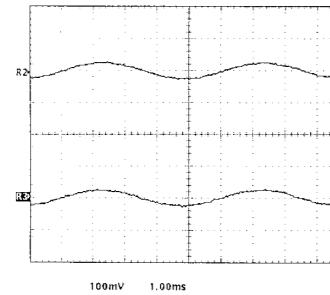


Fig.8 TEST 5 WAVE / テスト 5 波形図

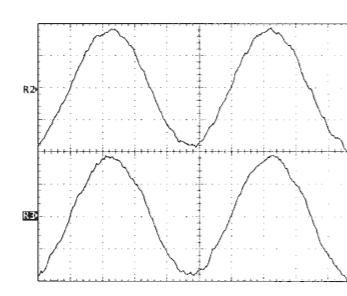
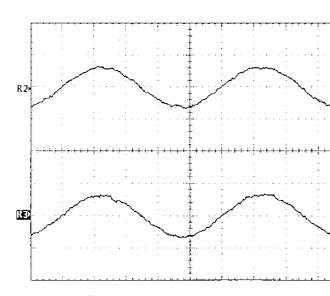
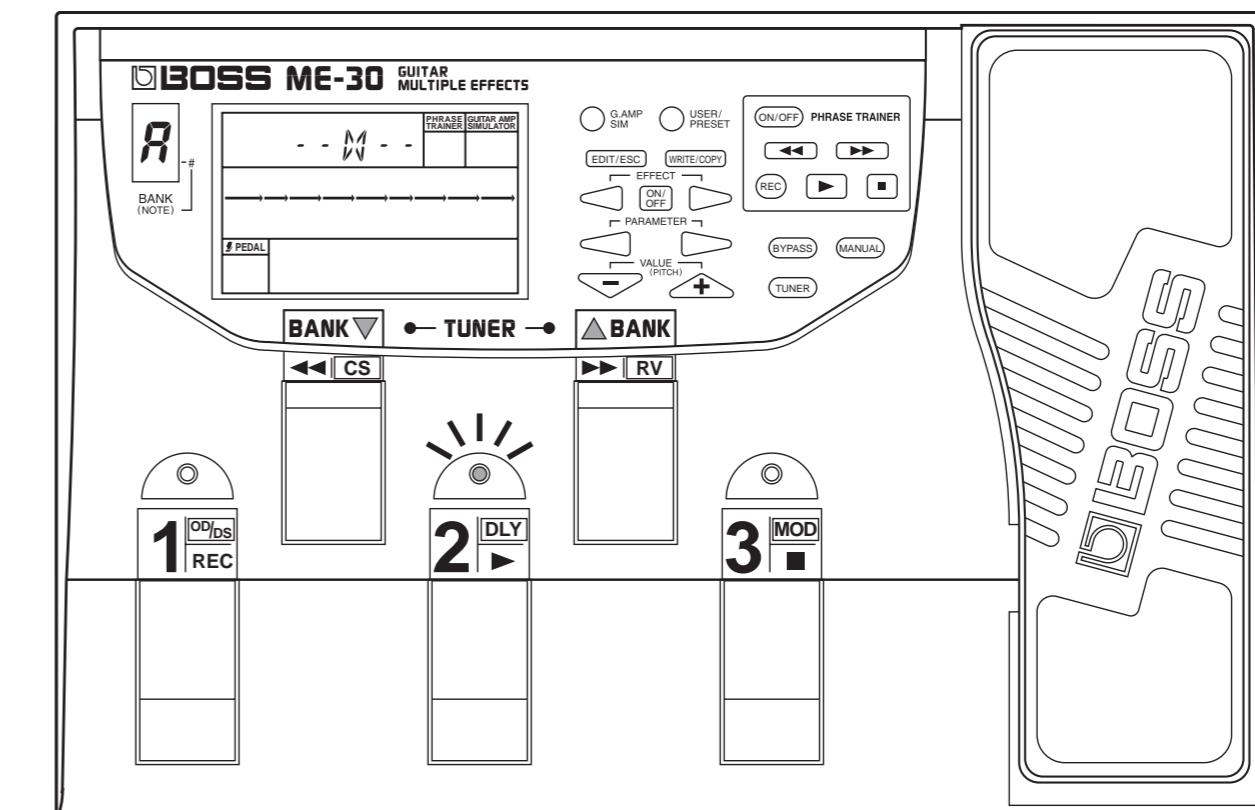
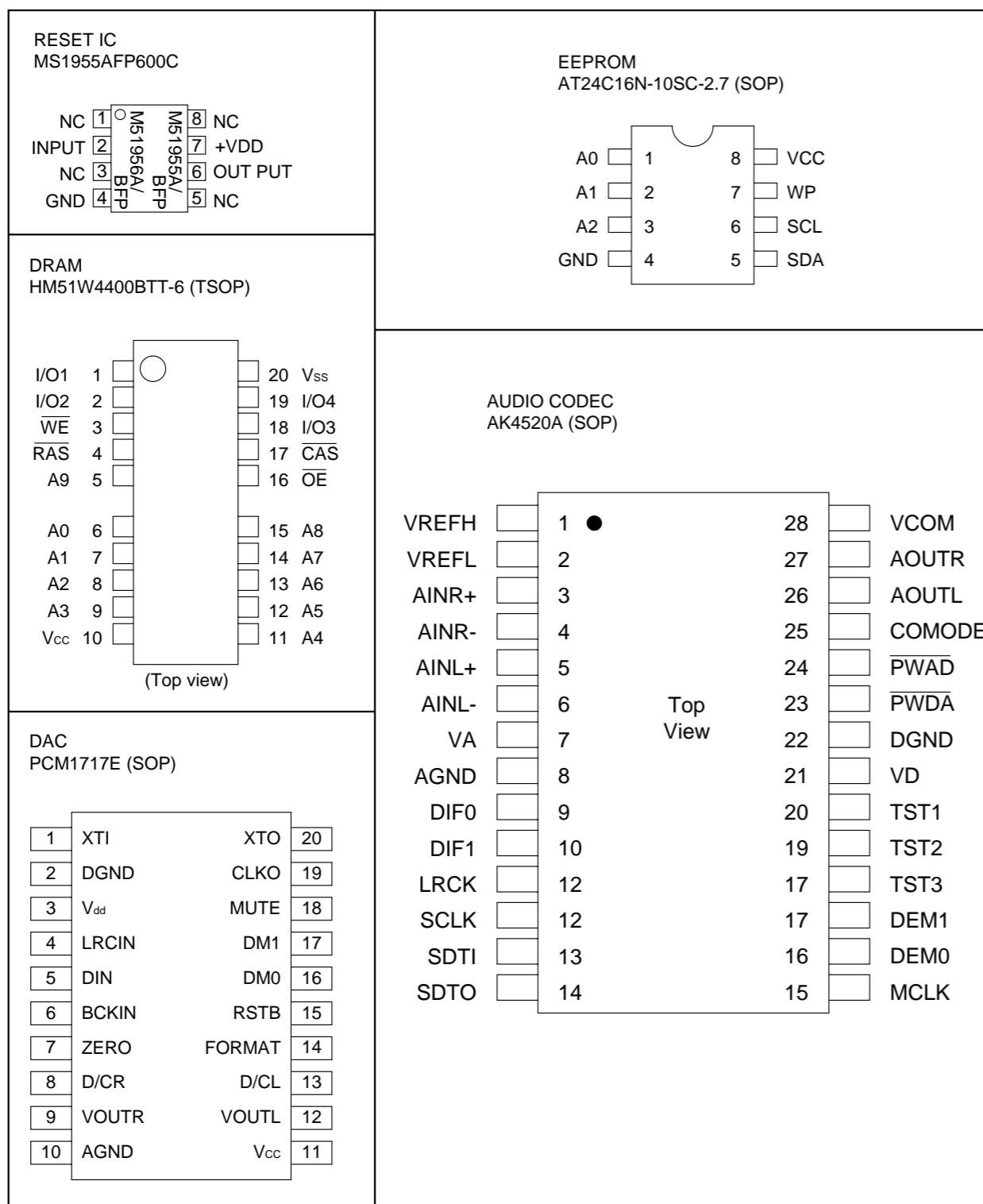


Fig.10. TUNER TEST / チューナーテスト



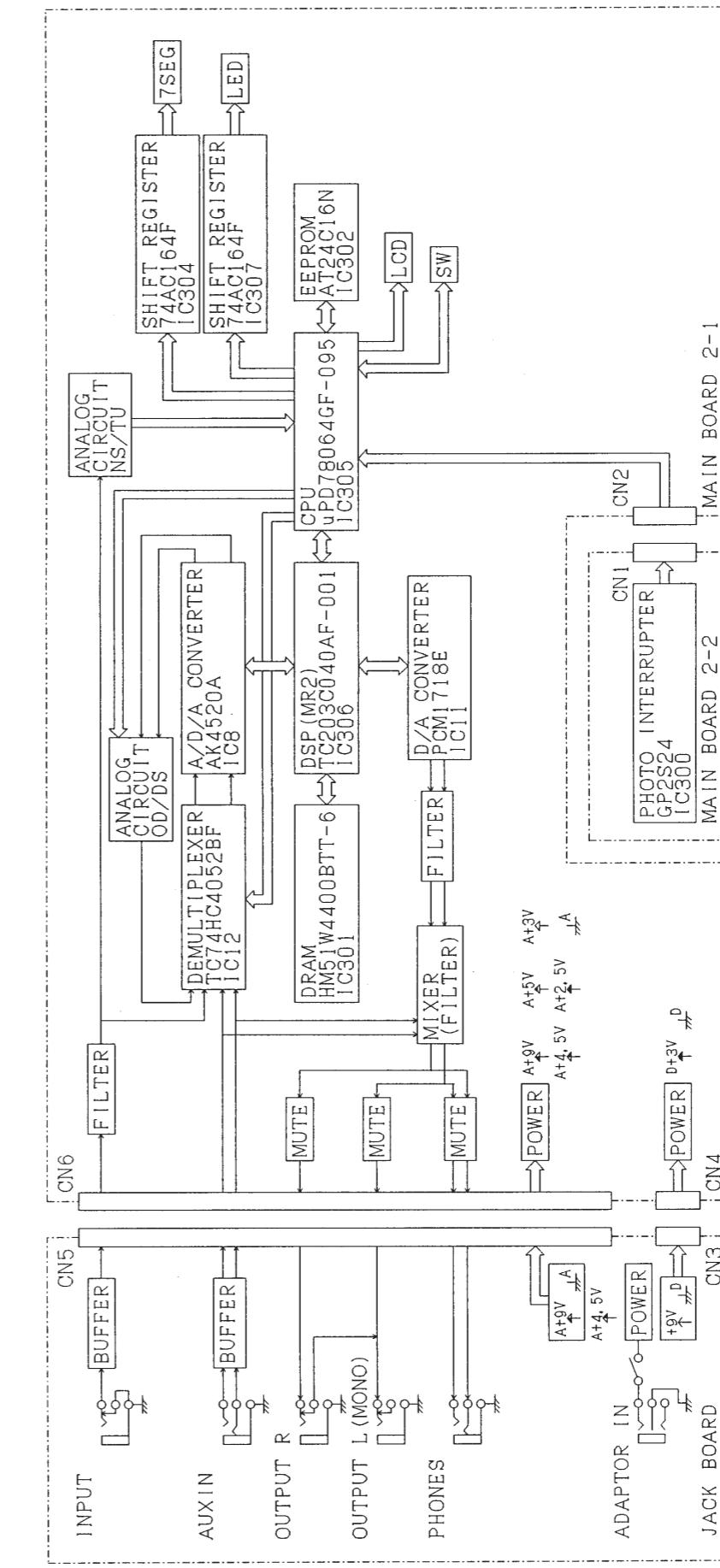
## IC DATA / ICデータ

1 2 3 4 5 6 7 8 9 10 11 12 13 14 15



## A BLOCK DIAGRAM / ブロック図

B



1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28

A E MAIN BOARD ASSY (COMPONENT SIDE)

B

C

D

E

F

G

H

I

J

K

L

M

N

O

P

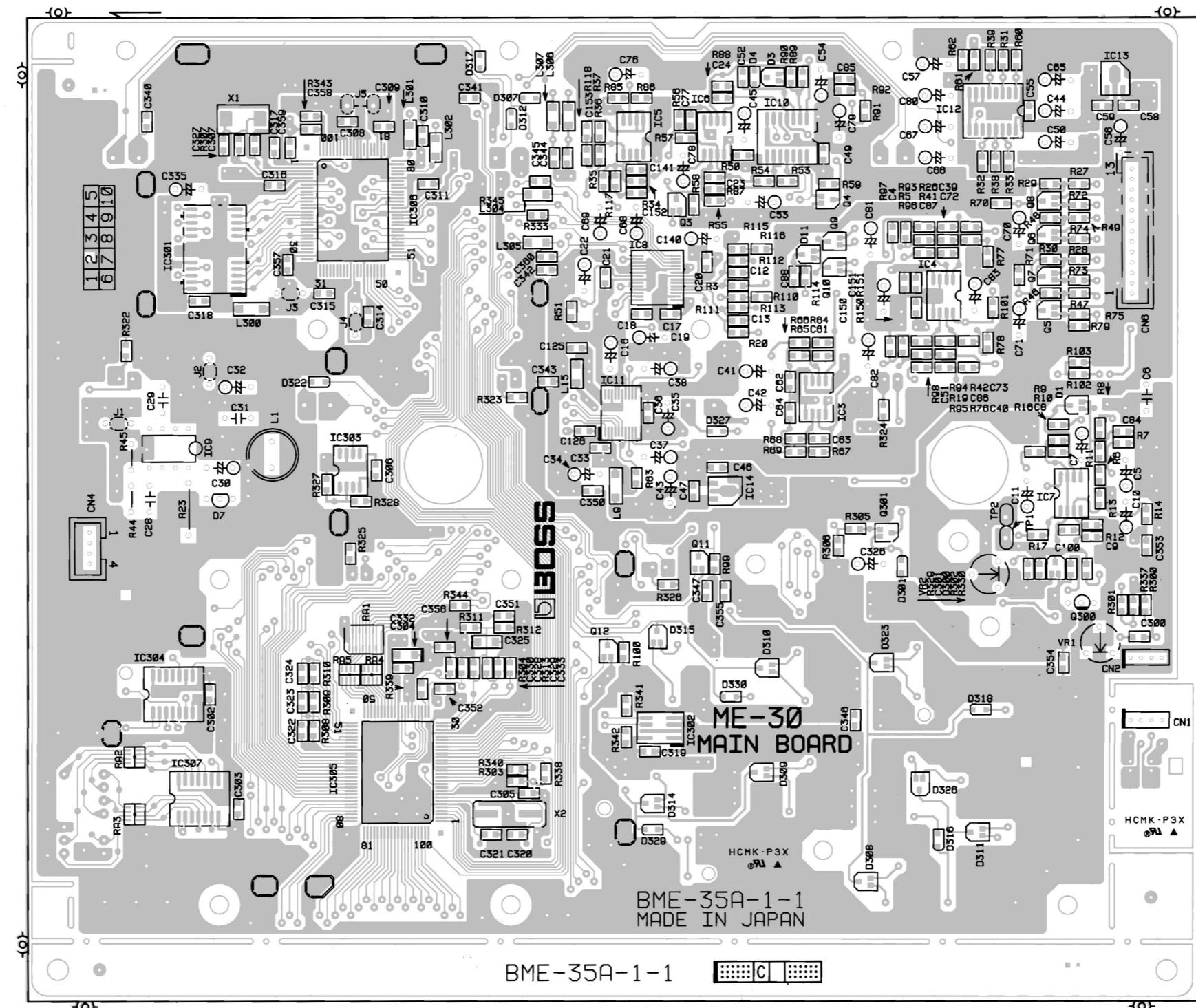
Q

R

S

T

U



1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28

A [E]MAIN BOARD ASSY (SOLDER SIDE)

B

C

D

E

F

G

H

-

J

K

L

M

N

O

P

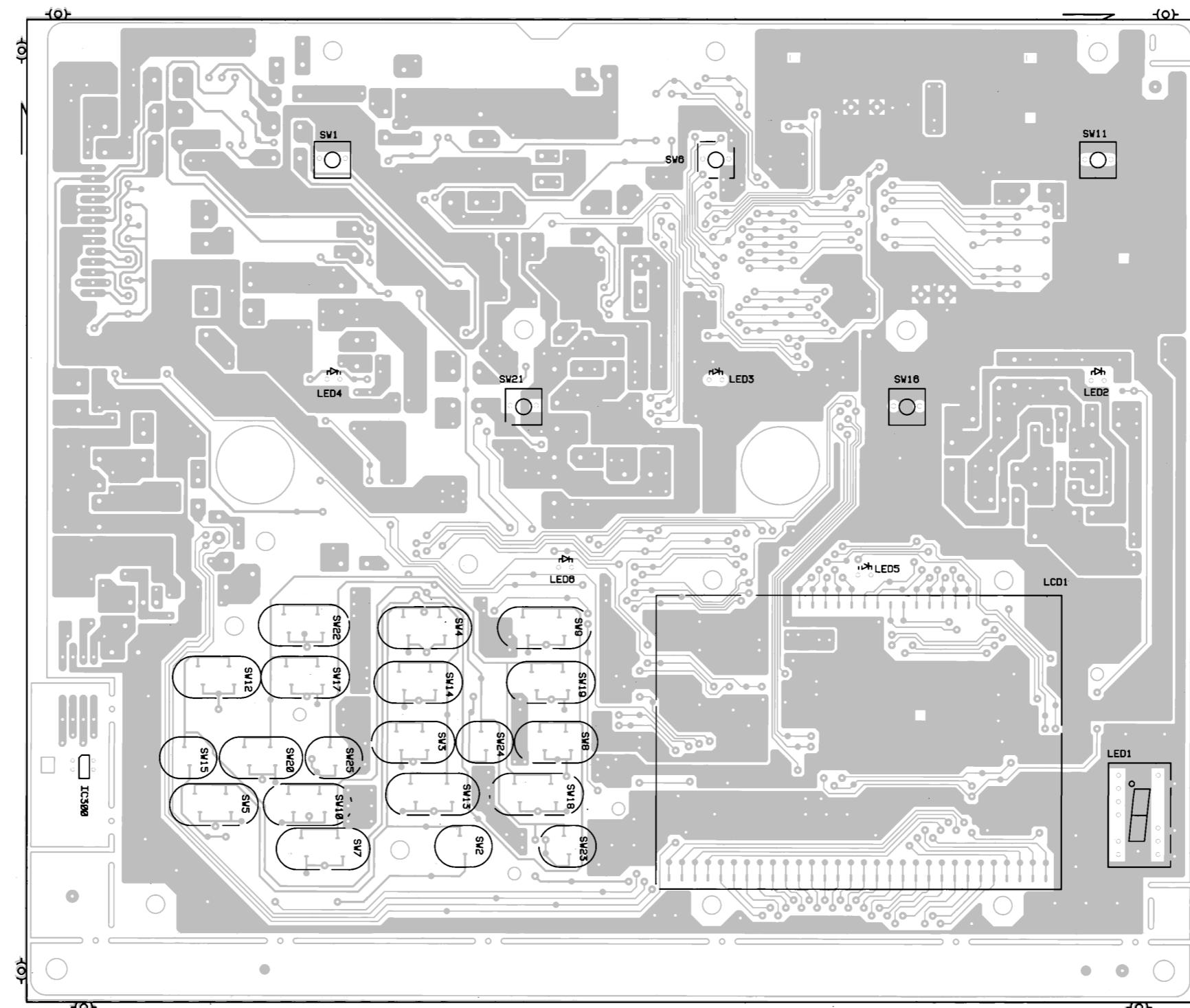
Q

R

S

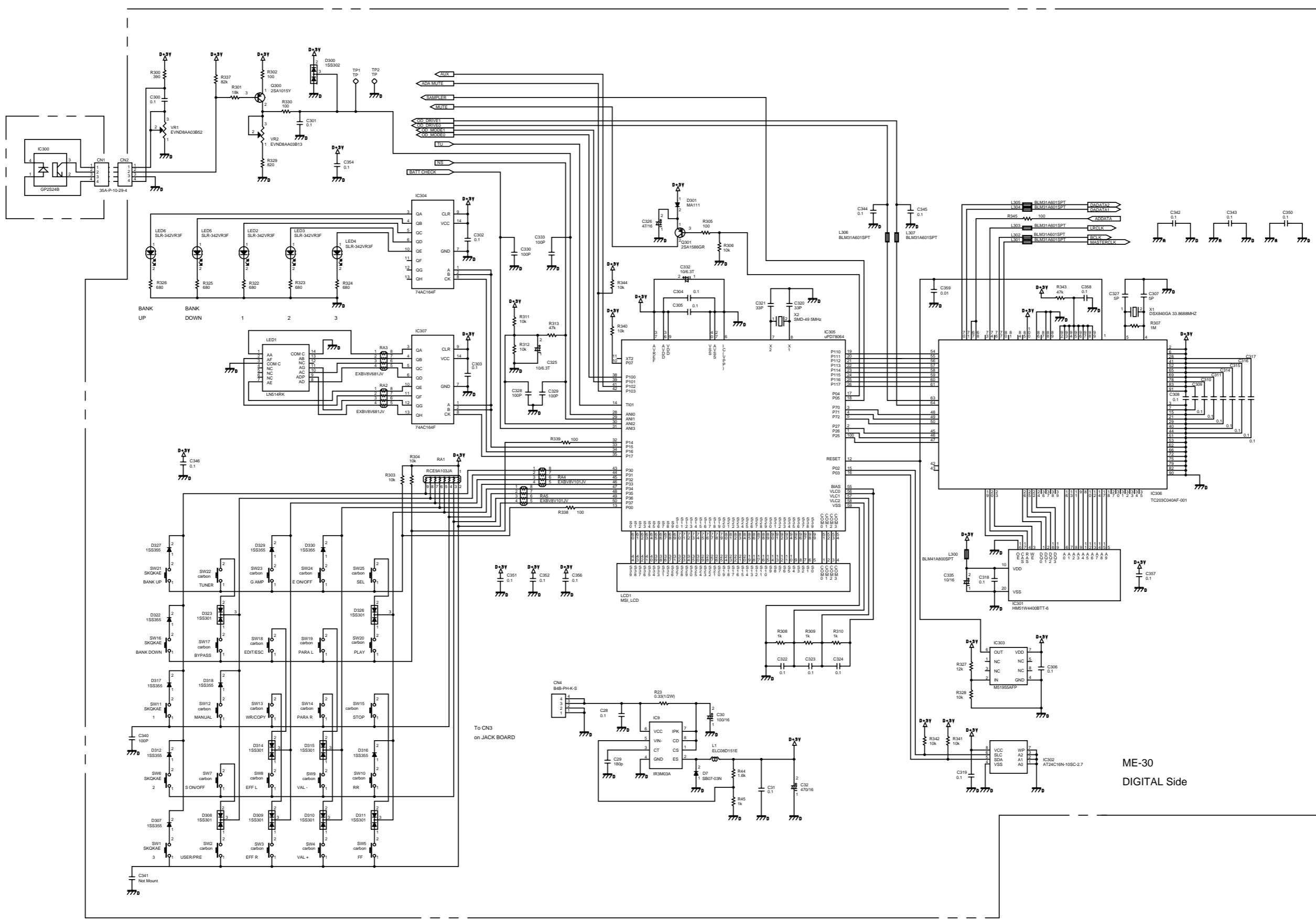
T

U



## A MAIN BOARD ASSY (1/2)

B C D E F G H I J K L M N O P Q R S T U



## A MAIN BOARD ASSY (2/2)

B

C

D

E

F

G

H

1

1

K

1

M

N

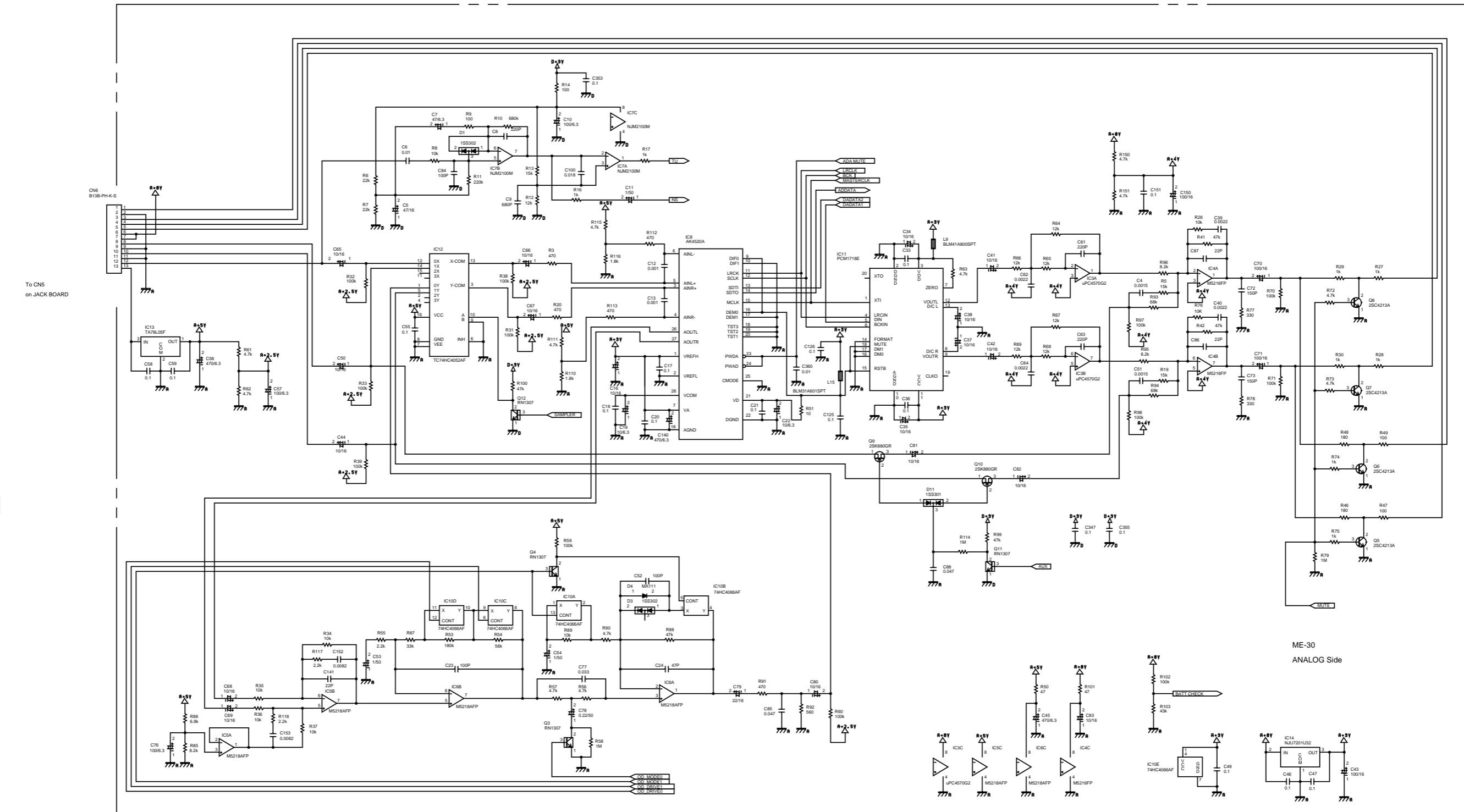
0

D

8

8

1



1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28

**A JACK BOARD ASSY**

B

C

D

E

F

G

H

I

J

K

L

M

N

O

P

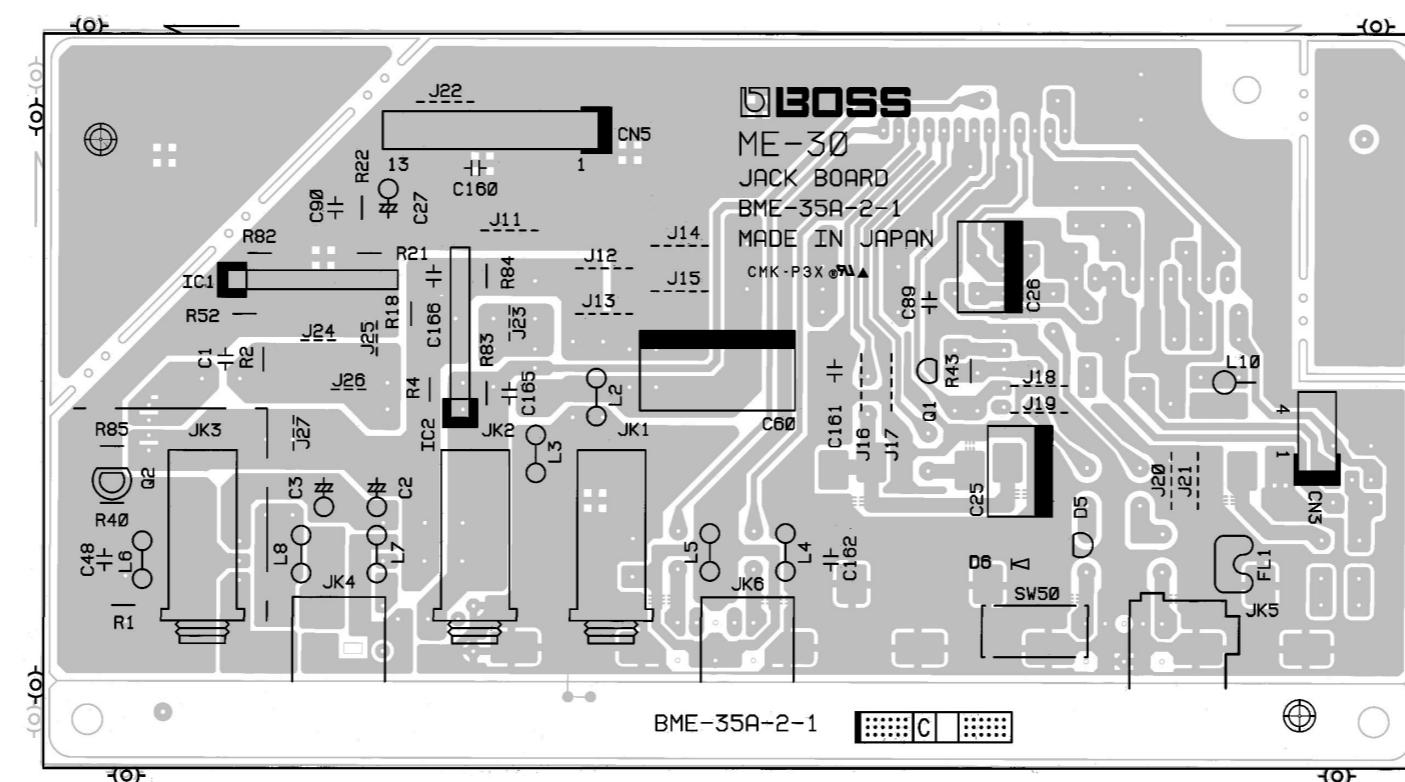
Q

R

S

T

U



1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28

**A JACK BOARD ASSY****B****C****D****E****F****G****H****I****J****K****L****M****N****O****P****Q****R****S****T****U**